$SAVE

$NOLIST

;/\* (c) Copyright KEIL ELEKTRONIK GmbH. 1997, All rights reserved. \*/

; Register Declarations for the C509 Processor

;

; BYTE Register

P0 DATA 80H

DIR0 DATA 80H

SP DATA 81H

DPL DATA 82H

DPH DATA 83H

WDTL DATA 84H

WDTH DATA 85H

WDTREL DATA 86H

PCON DATA 87H

TCON DATA 88H

TMOD DATA 89H

TL0 DATA 8AH

TL1 DATA 8BH

TH0 DATA 8CH

TH1 DATA 8DH

P1 DATA 90H

DIR1 DATA 90H

XPAGE DATA 91H

DPSEL DATA 92H

S0CON DATA 98H

S0BUF DATA 99H

IEN2 DATA 9AH

S1CON DATA 9BH

S1BUF DATA 9CH

S1RELL DATA 9DH

P2 DATA 0A0H

DIR2 DATA 0A0H

COMSETL DATA 0A1H

COMSETH DATA 0A2H

COMCLRL DATA 0A3H

COMCLRH DATA 0A4H

SETMSK DATA 0A5H

CLRMSK DATA 0A6H

IEN0 DATA 0A8H

IP0 DATA 0A9H

S0RELL DATA 0AAH

P3 DATA 0B0H

DIR3 DATA 0B0H

SYSCON DATA 0B1H

SYSCON1 DATA 0B2H

FMODE DATA 0B3H

PRSC DATA 0B4H

IEN1 DATA 0B8H

IP1 DATA 0B9H

S0RELH DATA 0BAH

S1RELH DATA 0BBH

CT1CON DATA 0BCH

IEN3 DATA 0BEH

IRCON2 DATA 0BFH

EICC1 DATA 0BFH

IRCON DATA 0C0H

CCEN DATA 0C1H

CCL1 DATA 0C2H

CCH1 DATA 0C3H

CCL2 DATA 0C4H

CCH2 DATA 0C5H

CCL3 DATA 0C6H

CCH3 DATA 0C7H

T2CON DATA 0C8H

CC4EN DATA 0C9H

CRCL DATA 0CAH

CRCH DATA 0CBH

TL2 DATA 0CCH

TH2 DATA 0CDH

CCL4 DATA 0CEH

CCH4 DATA 0CFH

;16-Bit SFR's for CC?? register

CC1 DATA 0C2H

CC2 DATA 0C4H

CC3 DATA 0C6H

CRC DATA 0CAH

T2 DATA 0CCH

CC4 DATA 0CEH

PSW DATA 0D0H

IRCON1 DATA 0D1H

CML0 DATA 0D2H

CC1L0 DATA 0D2H

CMH0 DATA 0D3H

CC1H0 DATA 0D3H

CM0 DATA 0D2H

CML1 DATA 0D4H

CC1L1 DATA 0D4H

CMH1 DATA 0D5H

CC1H1 DATA 0D5H

CM1 DATA 0D4H

CML2 DATA 0D6H

CC1L2 DATA 0D6H

CMH2 DATA 0D7H

CC1H2 DATA 0D7H

CM2 DATA 0D6H

ADCON0 DATA 0D8H

ADDATH DATA 0D9H

ADDATL DATA 0DAH

P7 DATA 0DBH

ADCON1 DATA 0DCH

P8 DATA 0DDH

CTRELL DATA 0DEH

CT1RELL DATA 0DEH

CTRELH DATA 0DFH

CT1RELH DATA 0DFH

CTREL DATA 0DEH

ACC DATA 0E0H

CTCON DATA 0E1H

CML3 DATA 0E2H

CC1L3 DATA 0E2H

CMH3 DATA 0E3H

CC1H3 DATA 0E3H

CM3 DATA 0E2H

CML4 DATA 0E4H

CC1L4 DATA 0E4H

CMH4 DATA 0E5H

CC1H4 DATA 0E5H

CM4 DATA 0E4H

CML5 DATA 0E6H

CC1L5 DATA 0E6H

CMH5 DATA 0E7H

CC1H5 DATA 0E7H

CM5 DATA 0E6H

P4 DATA 0E8H

DIR4 DATA 0E8H

MD0 DATA 0E9H

MD1 DATA 0EAH

MD2 DATA 0EBH

MD3 DATA 0ECH

MD4 DATA 0EDH

MD5 DATA 0EEH

ARCON DATA 0EFH

B DATA 0F0H

CML6 DATA 0F2H

CC1L6 DATA 0F2H ;different to 517A

CMH6 DATA 0F3H

CC1H6 DATA 0F3H

CM6 DATA 0F2H

CML7 DATA 0F4H

CC1L7 DATA 0F4H

CMH7 DATA 0F5H

CC1H7 DATA 0F5H

CM7 DATA 0F4H

CMEN DATA 0F6H

CC1EN DATA 0F6H

CMSEL DATA 0F7H

CAFR DATA 0F7H

P5 DATA 0F8H

DIR5 DATA 0F8H

P9 DATA 0F9H

DIR9 DATA 0F9H

P6 DATA 0FAH

DIR6 DATA 0FAH

; BIT Register

; PSW

CY BIT 0D7H

AC BIT 0D6H

F0 BIT 0D5H

RS1 BIT 0D4H

RS0 BIT 0D3H

OV BIT 0D2H

F1 BIT 0D1H

P BIT 0D0H

; TCON

TF1 BIT 8FH

TR1 BIT 8EH

TF0 BIT 8DH

TR0 BIT 8CH

IE1 BIT 8BH

IT1 BIT 8AH

IE0 BIT 89H

IT0 BIT 88H

; IEN0

EAL BIT 0AFH

WDT BIT 0AEH

ET2 BIT 0ADH

ES BIT 0ACH

ET1 BIT 0ABH

EX1 BIT 0AAH

ET0 BIT 0A9H

EX0 BIT 0A8H

; IEN1

EXEN2 BIT 0BFH

SWDT BIT 0BEH

EX6 BIT 0BDH

EX5 BIT 0BCH

EX4 BIT 0BBH

EX3 BIT 0BAH

EX2 BIT 0B9H

EADC BIT 0B8H

; P3

RD BIT 0B7H

WR BIT 0B6H

T1 BIT 0B5H

T0 BIT 0B4H

INT1 BIT 0B3H

INT0 BIT 0B2H

TXD BIT 0B1H

RXD BIT 0B0H

; S0CON

SM0 BIT 9FH

SM1 BIT 9EH

SM20 BIT 9DH

REN0 BIT 9CH

TB80 BIT 9BH

RB80 BIT 9AH

TI0 BIT 99H

RI0 BIT 98H

; T2CON

T2PS BIT 0CFH

I3FR BIT 0CEH

I2FR BIT 0CDH

T2R1 BIT 0CCH

T2R0 BIT 0CBH

T2CM BIT 0CAH

T2I1 BIT 0C9H

T2I0 BIT 0C8H

; ADCON

BD BIT 0DFH

CLK BIT 0DEH

ADEX BIT 0DDH

BSY BIT 0DCH

ADM BIT 0DBH

MX2 BIT 0DAH

MX1 BIT 0D9H

MX0 BIT 0D8H

; IRCON

EXF2 BIT 0C7H

TF2 BIT 0C6H

IEX6 BIT 0C5H

IEX5 BIT 0C4H

IEX4 BIT 0C3H

IEX3 BIT 0C2H

IEX2 BIT 0C1H

IADC BIT 0C0H

$RESTORE